Plano de Turmas 2026/2 - 7º período

Engenharia de Computação

Hora	Segunda	Terça	Quarta	Quinta	Sexta
M1 **07:00 / 07:50**					
M2 **07:50 / 08:40**					
10 MINUTOS					
M3 **08:50 / 09:40**					
M4 **09:40 / 10:30**				Circuitos Lógicos T.1	
10 MINUTOS					
M5 **10:40 / 11:30**				Circuitos Lógicos T.1	Circuitos Lógicos T.1
M6 **11:30 / 12:20**				Circuitos Lógicos T.1	Circuitos Lógicos T.1
10 MINUTOS					
T1 **12:30 / 13:20**					
T2 **13:20 / 14:10**					
10 MINUTOS					
T3 **14:20 / 15:10**					
T4 **15:10 / 16:00**					
10 MINUTOS					
T5 **16:10 / 17:00**					
T6 **17:00 / 17:50**					
10 MINUTOS					
N1 **18:00 / 18:50**					
N2 **18:50 / 9:40**					

Código	Disciplina	Professor
IPRJ 01-10769	Circuitos Lógicos – T.1	Roberto Pinheiro